



Силабус навчальної дисципліни
«Основи побудови та захисту мікропроцесорних систем»

Спеціальність	<i>125 Кібербезпека</i>
Освітня програма	<i>Кібербезпека</i>
Освітній рівень	<i>Перший (бакалаврський) рівень вищої освіти</i>
Статус дисципліни	<i>Обов'язкова</i>
Мова викладання	<i>Українська</i>
Курс / семестр	<i>2 курс, 4 семестр</i>
Кількість кредитів ЄКТС	<i>4 кредити</i>
Розподіл за видами занять та годинами навчання	<i>Лекції – 24 год. Лабораторні – 24 год. Самостійна робота – 72 год.</i>
Форма підсумкового контролю	<i>Залік</i>
Кафедра	<i>Кафедра кібербезпеки та інформаційних технологій, ауд. 412 головного корпусу, телефон: (057) 702-06-74, (дод. 3-04), сайт кафедри: http://www.kafcbit.hneu.edu.ua</i>
Викладач (-і)	<i>Лимаренко Вячеслав Володимирович, кандидат технічних наук, доцент</i>
Контактна інформація викладача (-ів)	<i>slaw_lww@ukr.net, +38 (066) 070-85-86 (Telegram)</i>
Дні занять	<i>Лекції: згідно діючого розкладу занять Лабораторні: згідно діючого розкладу занять</i>
Консультації	<i>Дистанційні консультації в Microsoft Teams, за домовленістю зі здобувачами</i>
<p>Мета навчальної дисципліни: сформувати системне базове уявлення, первинні знання, вміння і навички студентів з технічними та програмними навичками, що необхідні для генерації ідей, проектування, прототипування та представлення бізнес-рішень в галузі мікропроцесорних систем. Типове рішення «від кінця до кінця» буде включати в себе мікроконтролери, датчики та виконавчі механізми, ілюзи, протоколи, з'єднання з дротовою та бездротовою мережею хмарні послуги та програмне забезпечення для безпечного функціонування мікропроцесорних систем.</p>	
<p>Передумови для навчання</p> <p>Перелік попередньо прослуханих дисциплін: <i>Основи програмування, Розробка та аналіз алгоритмів</i></p>	
<p>Зміст навчальної дисципліни</p> <p>Змістовий модуль 1. Принципи проектування мікропроцесорних систем</p> <p>Тема 1. Введення в дисципліну. Відомі сімейства сучасних мікроконтролерів, їх архітектура і особливості. Основи конструювання МК пристроїв.</p> <p>Тема 2. Мікроконтролери сімейства AVR. Загальна структура AVR мікроконтролерів. Система команд мікроконтролерів AVR. Налаштовувальні плати.</p> <p>Тема 3. Налаштовувальна плата на базі МК AVR ATmega328. Порти I/O. Робота з цифровими і аналоговими сигналами, ШІМ.</p> <p>Тема 4. Змінні та константи, їх особливості. Математичні оператори. Передача та прийом даних між комп'ютером та Arduino через COM порт.</p> <p>Тема 5. Умовні оператори, оператори вибору. Робота з часовими інтервалами на МК.</p> <p>Тема 6. Масиви, одно- та багатовимірні масиви даних. Цикли.</p> <p>Змістовий модуль 2. Принципи передачі та захисту даних в мікропроцесорних системах</p> <p>Тема 7. Інтерфейси передачі даних. UART, SPI, I2C.</p> <p>Тема 8. Бездротова передача даних. IrDA, Bluetooth.</p> <p>Тема 9. Бездротова передача даних. RFID, NFC.</p>	



Тема 10. Бездротова передача даних. Радіомодулі 433 МГц, 2,44 ГГц.

Тема 11. Бездротова передача даних. WiFi.

Тема 12. Безпека даних в мікроконтролерних системах.

Матеріально-технічне (програмне) забезпечення дисципліни

Мультимедійний проектор, комп'ютерні класи, налагоджувальні плати на базі мікроконтролерів AVR, STM, комплекти датчиків, макетні плати.

Сторінка курсу на платформі Moodle

<https://pns.hneu.edu.ua/enrol/index.php?id=8481>

(персональна навчальна система)

Система оцінювання результатів навчання

Система оцінювання сформованих компетентностей враховує види занять, які передбачають лекційні, лабораторні роботи, а також виконання самостійної роботи. Оцінювання сформованих компетентностей у студентів здійснюється за накопичувальною 100-бальною системою. Поточний контроль, що здійснюється протягом семестру під час проведення лабораторних занять та самостійної роботи, оцінюється сумою набраних балів. Максимально можлива кількість балів за поточний та підсумковий контроль упродовж семестру – 100 та мінімально можлива кількість балів – 60.

Поточний контроль включає наступні контрольні заходи: виконання та захист лабораторних робіт.

Більш детальна інформація щодо оцінювання та накопичування балів з навчальної дисципліни наведена у робочому плані (технологічній карті) з навчальної дисципліни.

Політики навчальної дисципліни

Викладання навчальної дисципліни ґрунтується на засадах академічної доброчесності. Порухеннями академічної доброчесності вважаються: академічний плагіат, фабрикація, фальсифікація, списування, обман, хабарництво, необ'єктивне оцінювання. За порушення академічної доброчесності здобувачі освіти притягуються до такої академічної відповідальності: повторне проходження оцінювання відповідного виду навчальної роботи

Більш детальну інформацію щодо компетентностей, результатів навчання, методів навчання, форм оцінювання, самостійної роботи наведено у Робочій програмі навчальної дисципліни (<https://pns.hneu.edu.ua/enrol/index.php?id=8481>).

Силабус затверджено на засіданні кафедри «03» червня 2022 року. Протокол № 16